# УДК 621.375.1:621.375.4: 621.375.001.24

И.А. Колесов, С.В. Мелихов

# Стабилизация режимов каскадов на биполярных транзисторах

# Часть 2. Приведение характеристик типовых каскадов к промежутку коллектор-эмиттер для расчета допусков положений рабочих точек

Получены соотношения для расчета допусков положений рабочих точек и выбора рабочих точек по заданным допускам на нестабильность тока коллектора биполярных транзисторов, работающих в режиме большого сигнала в типовых каскадах. Соотношения связывают допуски с исходными режимами и параметрами транзисторов, с параметрами пассивных элементов схем. Результаты получены для гармонических сигналов и могут быть распространены на другие виды используемых сигналов и варианты схемных решений.

### Алгоритм выбора рабочей точки и допуски ее положения

Методика выбора рабочей точки (РТ) и определения допусков ухода тока коллектора в РТ под действием дестабилизирующих факторов основана на анализе токов и напряжений сигнала промежутка коллектор-эмиттер транзистора в каскаде с общим эмиттером (ОЭ) [1-3].

Для распространения методики на другие схемы усилительных каскадов (табл. 1) сформулируем **алгоритм**, позволяющий использовать характеристики транзисторов в схемах с ОЭ, приводимые в справочной литературе.

- 1. Необходимо провести пересчеты сопротивления нагрузки для переменного тока, амплитуд коллекторного тока напряжения к промежутку коллектор-эмиттер транзистора ( $R_{\rm \tiny n-n}$ ,  $I_{\rm \tiny кmn}$ ,  $U_{\rm \tiny кmn}$ ), обеспечивающих требуемую амплитуду выходного напряжения каскада  $U_{\rm \tiny m2}$ .
- 2. Выбрать положение РТ, обеспечивающее  $U_{\rm m2}$ .
- Использовать для оценки допусков уходов коллекторного тока соотношения для каскада ОЭ[1].

С учетом приведения сопротивлений и напряжений к промежутку коллектор-эмиттер транзистора в любом каскаде с линейной нагрузкой максимально допустимый уход тока коллектора в РТ в сторону увеличения под воздействием дестабилизирующих факторов определяется уравнением [1]

$$\Delta I_{\rm K+} = \frac{U_{\rm KO} - u_{\rm KHAC} - U_{\rm KHH}}{R_{\rm H-H}} \cdot \frac{1 + S_{\rm H} R_{\rm H-H}}{1 + S_{\rm H} R_{\rm H-H}}.$$
(2.1)

 $\Delta I_{\kappa_{+}}$  определяется четырьмя характеристиками:

- запасом положения рабочей точки по напряжению ( $U_{_{\rm KO}} U_{_{\rm KMR}}$ ), где  $U_{_{\rm KO}}$  напряжение на коллекторе в рабочей точке;
- крутизной линии насыщения транзистора  $S_{_{\rm H}}(u_{_{\rm K\,Hac}},i_{_{\rm K\,Hac}});$
- сопротивлением нагрузки транзистора для постоянного тока  $(R_{H^{-}});$
- сопротивлением нагрузки транзистора для переменного тока (*R*<sub>и-и</sub>).

Значения этих характеристик для типовых схем усилительных каскадов приведены в таблице 2.1. Крутизна линии насыщения остается практически неизменной при изменении

тока коллектора –  $S_{\rm h} = \frac{\dot{l}_{\rm khac}}{u_{\rm khac}} = \frac{I_{\rm khac}^*}{U_{\rm khac}^*} = \frac{I_{\rm ko}}{u_{\rm so}}$ .

Здесь  $u_{{}_{\kappa\, \rm Hac}}$ ,  $i_{{}_{\kappa\, \rm Hac}}$  – напряжение и ток коллектора, которые характеризуют точку пересечения линии насыщения транзистора с нагрузочной линией для переменного тока – динамической характеристикой для переменного тока (ДХ~),

 $U_{_{\rm K\, Hac}}^{*},\,I_{_{\rm K\, Hac}}^{*}$ – справочные значения напряжения и тока коллектора для характеристики крутизны линии насыщения,

 $I_{_{\rm KO}}$  – ток коллектора в рабочей точке транзистора,

 $u_{\rm so}$  – напряжение насыщения, соответствующее  $I_{\rm \tiny Ko}.$ 

Кроме названных в таблице 2.1 приняты следующие обозначения:

 $R_{
m c}$  – сопротивление цепи параллельной обратной связи по напряжению;

 $R_{{}_{\!\!\!
m H^-}}$  – сопротивление внешней нагрузки для переменного тока выходного электрода усилительного транзистора;

 $K_{_{\mathrm{o}}} = \frac{U_{_{m_2}}}{U_{_{m_1}}}$  – коэффициент усиления каскада, где  $U_{_{m_1}}$  и  $U_{_{m_2}}$  – амплитуды входного и выходного

напряжений;

S<sub>o</sub> – низкочастотное значение крутизны транзистора в схеме с ОЭ;

 $U_{\scriptscriptstyle \exists \mathfrak{p}}$  – напряжение Эрли;

 $r_{\rm 6}$  – сопротивление базы транзистора;

*r*<sub>э</sub> – сопротивление прямосмещенного эмиттерного перехода;

 $h_{_{\rm 2130}}$  – коэффициент усиления по току транзистора в схеме с ОЭ;

 $g_i$  – выходная проводимость транзистора в схеме ОЭ.

Допуск ухода  $I_{\kappa_0}$  в сторону уменьшения  $\Delta I_{\kappa_-}$  в рабочей области выходных статических характеристик транзистора для линейных нагрузок практически не зависит от сопротивления нагрузки для постоянного тока  $R_{\mu=\mu}$ . Это обусловлено малым наклоном выходных статической характеристик  $i_{\kappa}(u_{\kappa})$  при малых токах базы  $(i_{6 \min} \ast \Delta i_{6})$  [1, 3, 4]. На этом основании  $\Delta I_{\kappa-}$  можно определить приближенным равенством

$$\Delta I_{\rm K^{-}} = I_{\rm K0} - I_{\rm Kmu} - i_{\rm Kmin}. \tag{2.2}$$

Здесь  $i_{\kappa \min}$  – минимальное мгновенное значение тока коллектора (соответствует  $u_{\kappa \min}$ ) при выбранном  $U_{\kappa o}$  для обеспечения заданной амплитуды выходного напряжения  $U_{m2}$ :  $i_{\kappa \min} \ge (5\div10)\times10^{-2}\times I_{\kappa o}$ .

Алгоритм пригоден не только для решения прямой задачи – определения допусков по выбранному положению РТ, но легко может быть распространен и на решение обратной задачи – определение требований к положению РТ по допускам ухода тока коллектора. Для этого достаточно из соотношений (2.1, 2.2) определить при заданных допусках  $\Delta I_{\kappa+}$ ,  $\Delta I_{\kappa-}$  (например, по технологическому разбросу параметров активных элементов или по суммарному действию дестабилизирующих факторов) требования к параметрам РТ:

$$U_{\rm KO} \ge u_{\rm KHAC} + U_{\rm KM-} + \Delta I_{\rm KH} R_{\rm H-} \frac{1 + S_{\rm H} R_{\rm H-}}{1 + S_{\rm H} R_{\rm H-}}, \qquad (2.3)$$

$$I_{\kappa_0} \ge I_{\kappa_m} + i_{\kappa_{\min}} + \Delta I_{\kappa}.$$

$$(2.4)$$

#### Приведение характеристик для типовых каскадов

Каскад с комбинированной отрицательной обратной связью (ООС) (параллельной по напряжению за счет  $R_c$  и последовательной по току за счет R) [4] (табл. 1, рис. 2.1) может обеспечить амплитуду выходного напряжения  $U_{m2}$  одинаковую с амплитудой каскада с ОЭ только при увеличенном токе коллектора  $I_{коп}$  (часть переменного тока коллектора ответвляется в  $R_c$ ) и только при увеличенном напряжении на коллекторе  $U_{коп}$  в РТ (переменное напряжение на промежутке коллектор-эмиттер складывается из  $U_{m2}$  и напряжения на эмиттере за счет  $R \neq 0$ ). Это уменьшает достижимую амплитуду выходного напряжения каскада, т.к. возможности увеличения  $I_{ко0}$  ограничиваются максимально допустимыми токами коллектора и напряжения на коллекторе. Расчетные соотношения для частных случаев, обеспечивающие одинаковые с каскадом с ОЭ амплитуды выходного напряжения: для каскада с последовательной ОС по току определяются при сопротивлении  $R_c \to \infty$ , а для каскада с параллельной ОС по напряжению – при  $R \to 0$ .



Приведение характеристик каскадов

Таблица 2.1

Продолжение на стр. 47

Доклады ТУСУРа, №1 (19), часть 1, 2009

# Продолжение таблицы 2.1

2



$$\begin{split} U_{\text{KO}VT1} &= U_{\text{KO}VT2} = U_{\text{KO}} \ge u_{\text{K} \text{ Hac}} + \\ &+ (1, 2...1, 3)U_{m2}, \\ I_{\text{KO}VT1} &\approx I_{\text{KO}VT2} = \\ &= I_{\text{KO}} \ge (1, 5...2, 0) \frac{U_{m2}}{R_{\text{H}^{\sim}}}, R_{\text{H}^{\sim}\Pi} = R_{\text{H}^{\sim}}, \\ R_{\text{H}^{\sim}} &= R_{61} \quad R_{62} (1 - \frac{1}{K_{0}}) \quad \frac{1}{g_{i}} \quad R_{\text{H}} \approx \\ &\approx R_{61} \quad R_{62} \quad \frac{1}{g_{i}} \quad R_{\text{H}}, \\ g_{i} &\approx \left(\frac{U \ni p + U_{\text{KO}}}{I_{\text{KO}}}\right)^{-1}. \\ I_{\text{KM}\Pi} VT1 &= \frac{U_{m2}}{R_{\text{H}^{\sim}}}, U_{\text{KM}\Pi} VT1 = U_{m2} \\ \\ U_{\text{KO}VT1} &= U_{\text{KO}VT2} = U_{\text{KO}} \ge \\ &\ge u_{K \ Hac} + (1, 1...1, 2)U_{m2}, \\ I_{\text{KO}VT1} &\approx I_{\text{KO}VT2} = I_{\text{KO}} \ge \\ &\ge (1, 5...2, 0) \frac{U_{m2}}{R_{\text{H}^{\sim}}}. \\ R_{\text{H}^{\sim}\Pi} &= R_{\text{H}^{\sim}} = \frac{1}{g_{i}} \quad R_{\text{H}}, \\ g_{i} &\approx \left(\frac{U \ni p + U_{\text{KO}}}{I_{\text{KO}}}\right)^{-1}. \\ I_{\text{KM}\Pi} VT1 &= \frac{U_{m2}}{R_{\text{H}^{\sim}}}, U_{\text{KM}\Pi} VT1 = U_{m2} \end{split}$$

Продолжение на стр. 48

Продолжение таблицы 2.1



Каскад с общим коллектором. Если пренебречь током базы по сравнению с током коллектора (амплитуда тока коллектора значительно больше амплитуды тока базы  $I_{\rm xm} >> I_{\rm 6m}$ ), то можно считать, что одинаковые амплитуды  $U_{\rm m2}$  обеспечиваются каскадами с ОЭ и ОК при одинаковых рабочих точках транзисторов [4]. При определении допусков ухода РТ следует помнить, что каскад с ОК не инвертирует фазу сигнала. Графически это может быть учтено направлениями положительных напряжений на коллекторе для постоянного и переменного токов.

Каскад с общей базой (ОБ) (табл. 2.1, рис. 2.2) имеет параллельную ООС по току [4] и не инвертирует фазу выходного сигнала относительно фазы входного сигнала. Напряжение на коллекторе в РТ может быть уменьшено (по сравнению с ОЭ при той же  $U_{m2}$ ), если оно не ограничивается другими характеристиками каскада (например, верхней граничной частотой каскада) [4]. При определении допусков ухода РТ следует помнить, что каскад не инвертирует фазу сигнала. Графически это может быть учтено, как и в каскаде с ОК, противоположными направлениями положительных напряжений на коллекторе для постоянного и переменного токов.

Дифференциальный каскад с эмиттерной связью (ДК) (табл. 2.1, рис. 2.3) обычно выполняется с одинаковыми плечами, на одинаковых транзисторах (VT1 и VT2), с одинаковыми РТ [4]. Плечи работают от противофазных входных сигналов ( $U_{1\nu T1}(t) = -U_{1\nu T2}(t)$ ) и имеют противофазные выходные напряжения ( $U_{2VT1}(t) = -U_{2VT2}(t)$ ). Эмиттеры VT1 и VT2 имеют по сигналу потенциал относительно общего провода близкий к нулю (виртуальный ноль). Каждое из плеч оказывается эквивалентным каскаду с ОЭ, имеющим одинаковые рабочие точки A. В этой связи  $R_{n-n}$ ,  $I_{\kappa mn}$ ,  $U_{\kappa mn}$  и требуемое положение PT каждого из транзисторов определяются аналогично таковым для каскада с ОЭ [1]. Уравнения нагрузочных прямых, PT, допуски ухода PT под воздействием дестабилизирующих факторов каждого из плеч ДК подобны соотношениям для каскада с ОЭ [1] (2.1–2.4). Отличие лишь в том, что сопротивление нагрузки для постоянного тока каждого из плеч содержит удвоенные сопротивления резисторов, включенных в "общий провод" каскада  $R_{n-} = 2R_{o} + R_{\kappa} + 2R_{o}$ , т.к. в нем протекают постоянные составляющие токов обоих транзисторов.

Фазоинверсный каскад с эмиттерной связью (ФИ) (табл. 2.1, рис. 2.3) отличается от ДК [4] соединением по переменному току с общим проводом базы одного из транзисторов (на-

пример, как показано на рис. 2.3 штрихами, базы VT2 через  $C_p$ ). При несимметричном относительно общего провода входном сигнале  $U_1(t)$  фазоинвертор обеспечивает симметричный относительно общего провода выход  $U_2(t)$ :  $U_{2VT1}(t) \ll -U_{2VT2}(t)$ . Коэффициент асимметрии переменных токов коллекторов VT1 и  $VT2 I_{{\rm kmVT1}}$  и  $I_{{\rm kmVT2}}$  фазоинвертора определяется сопротивлением  $R_{2}$ 

$$\gamma = \frac{I_{\rm KMVT1} - I_{\rm KMVT1}}{I_{\rm KMVT1}} \approx \frac{1}{1 + S_{\rm o}R_{\rm o}} = \frac{1}{A_{\rm o}},$$

где  $A_{\circ} = 1 + S_{\circ}R_{\circ}$  – глубина ООС по току разбаланса плеч на VT1 и VT2.

Для обеспечения малой асимметрии выходных напряжений плеч ( $U_{2VT1}(t)$  и  $U_{2VT2}(t)$ ) величина  $A_{\circ}$  выбирается достаточно большой ( $A_{\circ} \ge 20$ ). На этом основании в большинстве случаев сигнальные амплитуды токов коллекторов можно считать практически одинаковыми.

Ведущее плечо фазоинвертора – каскад на VT1 с последовательной обратной связью по току эмиттера (см. рис. 2.1 при  $R_{c} \rightarrow 0$ ). В нем роль сопротивления обратной связи R играет параллельное соединение  $R_{s}$  и входного сопротивления каскада с ОБ на VT2 1/S<sub>o</sub>[4]:

$$R = \frac{R_{\circ}}{1 + S_{\circ}R_{\circ}} \approx \frac{1}{S_{\circ}}.$$

Для обеспечения заданной амплитуды выходного напряжения плеча  $U_{m^{2VT1}}$  каскад требует повышенной амплитуды напряжения сигнала на промежутке коллектор-эмиттер  $U_{_{KM\Pi}VT1} = U_{_{m2VT1}} \left(1 + \frac{1}{K_{_{o}VT1}}\right) \approx U_{_{m2VT1}} \left(1 + \frac{R}{R_{_{H^-}}}\right) = U_{_{m2VT1}} \left(1 + \frac{1}{S_{_o}R_{_{H^-}}}\right)$ , т.к. он имеет противофазные

переменные напряжения на эмиттере  $U_{_{1VT1}}(t)$  и на коллекторе  $U_{_{2VT1}}(t)$ . Здесь  $K_{_{oVT1}}$  – коэффициент усиления плеча на VT1, примерно равный коэффициенту усиления плеча  $K_{_{oVT2}}$  на VT2 и коэффициенту усиления каскада  $K_{_o}$ :

$$K_{oVT1} = \frac{U_{m2VT1}}{U_{m1VT1}} \cong K_{oVT2} = \frac{U_{m2VT2}}{U_{m1VT2}} \cong K_{o} = \frac{U_{m2}}{U_{m1}}.$$

Приведенные  $R_{\text{\tiny H-R}}$ ,  $I_{\text{\tiny KMRR}}$ ,  $U_{\text{\tiny KMRR}}$  ведущего плеча определяет допустимую амплитуду выходного напряжения каскада, т.к. на промежутке коллектор-эмиттер транзисторе этого плеча действует повышенная амплитуда напряжения сигнала по сравнению с таковой *ведомого плеча* – каскада с ОБ на транзисторе VT2.

Каскады с динамическими нагрузками (ДН) на основе каскада с ОЭ могут быть реализованы как на транзисторах с комплементарными структурами (p-n-p и n-p-n), так и на однотипных транзисторах [4]. Такие каскады могут обеспечить высокие коэффициенты усиления (до нескольких тысяч на каскад) при малых напряжениях питания. Для каскада с ДН, в котором однотипные транзисторы имеют одинаковые исходные РТ (рис. 2.7) максимально допустимые уходы тока коллектора в РТ в сторону увеличения  $\Delta I_{\kappa+}$  и в сторону уменьшения  $\Delta I_{\kappa-}$  примерно одинаковы и определяются (2.1):

$$\Delta I_{\rm K+} \approx \Delta I_{\rm K-} \approx \Delta I_{\rm K} = \frac{U_{\rm K0} - u_{\rm KHAC} - U_{m2}}{R_{\rm H-H}} \cdot \frac{1 + S_{\rm H} R_{\rm H-H}}{1 + S_{\rm H} R_{\rm H-H}}.$$
(2.3)

Это обусловлено тем, что  $u_{\text{к нас}}$  транзисторов VT1 и VT2 оказываются примерно одинаковыми из-за высокого сопротивления  $R_{\text{к-}}$  (рис. 2.7).

$$u_{\rm khac1} = u_{so} + \frac{1,2 \div 1,3}{S_{\rm H}R_{\rm H^{-}}}U_{m2} \approx u_{\rm khac2} = u_{so} - \frac{1,2 \div 1,3}{S_{\rm H}R_{\rm H^{-}}}U_{m2} \approx u_{\rm khac} \approx u_{so}$$

Крутизны линий насыщения ЛН<sub>1</sub> усилительного транзистора –  $S_{_{\rm H1}}$  и транзистора динамической нагрузки ЛН<sub>2</sub> –  $S_{_{\rm H2}}$  для постоянного тока определяется омическими сопротивлениями, которые практически не зависят от воздействия дестабилизирующих факторов:

где символы без звездочек относятся к любым точкам, принадлежащим линиям насыщения (парам токов и напряжений) соответствующих транзисторов.



Рис. 2.7. Выходные динамические характеристики каскада с динамической нагрузкой для постоянного (ДХ\_) и переменного токов

Если в усилительном и в нагрузочном транзисторах использованы независимые смещения [3, 4], то обеспечить стабильность положения РТ в каскаде с ДН весьма проблематично. При малейшем разбросе параметров транзисторов или резисторов, обеспечивающих режимы транзисторов, возникает «конфликт двух последовательно включенных генераторов тока» и один из транзисторов (усилительный или нагрузочный) переходит в режим насыщения.

Стабильная РТ в каскаде с ДН на однотипных транзисторах возможна при использовании ООС по постоянному напряжению в динамической нагрузке (обычно глубина этой ОС порядка 30...60 дБ) (табл. 2.1, рис. 2.4). Такие каскады обеспечивают коэффициенты усиления до 50...70 дБ при сопротивлениях внешних нагрузок  $R_{\mu} \ge 100$  кОм. В них токозадающим является усилительный транзистор VT1, а динамическая нагрузка VT2 автоматически подстраивается под ток коллектора VT1 за счет глубокой ООС. Каскад с последовательной ОС обеспечивает большую стабильность РТ (меньшие допуски  $\Delta I_{\mu}$ , и  $\Delta I_{\mu}$ ) за счет большей достижимой глубины ОС.

Каскад с ОК (эмиттерный повторитель) с ДН [3, 4] обычно реализуется на однотипных транзисторах (табл. 2.1, рис. 2.5). В таких повторителях токозадающим является транзистор ДН (VT2), а усилительный транзистор (VT1) автоматически регулирует напряжение на коллекторе VT2 за счет весьма глубокой последовательной ООС по постоянному напряжению.

Большая глубина этой ОС  $A_{o} \approx 1 + \frac{S_{oVT1}}{R_{oxVT2\kappa}}$  (обычно порядка 70...80 дБ) обеспечивается за счет

высокого входного сопротивления транзистора VT2 со стороны коллектора

$$R_{_{\sigma XVT2\kappa}} = \frac{1}{g_{_{iVT2}}} + R_{_{\sigma}}(1 + S_{_{\sigma}}g_{_{iVT2}}).$$

Каскод типа «каскад с обратной связью по току эмиттера – каскад с ОБ» [3, 5] часто выполняют с последовательным питанием транзисторов (табл. 2.1, рис. 2.6). В нем токозадающим является транзистор VT2. Напряжение на промежутке коллектор-общий провод этого транзистора оказывается стабильным. Оно повторяет (с точностью до напряжения на базе) напряжение, задаваемое делителем  $R_{61}$ ,  $R_{62} + R_{63}$ . Другими словами: повторитель *приращений постоянного напряжения на VT1 имеет коэффициент передачи близкий к единице*, т.к. сопротивление его эмиттерной нагрузки велико (за счет высокого входного сопротивления транзистора VT2 со стороны коллектора). В этой связи при расчетах допусков ухода тока коллектора в PT часть схемы с VT2 по постоянному напряжению может быть заменена эквивалентной э.д.с.  $U_{\rm коVT2} + I_{\rm so}(R + R_{\rm s})$ .

Допуски нестабильности коллекторного тока каскода в этом случае оказываются аналогичными допускам для каскада с ОБ на *VT*1.

#### Заключение

Полученные соотношения позволяют вести расчеты допусков коллекторных токов в выбранных РТ транзисторов и определять положения РТ по заданным допускам. Они справедливы как для рассмотренных выше каскадов, так и для других каскадов, работающих в режиме большого сигнала (в том числе каскадов на других активных элементах, каскадов с активными схемами стабилизации режима, каскадов с другими видами сигналов) [3, 6, 7]. Они могут быть использованы и для оценки правильности выбора РТ, если она была выбрана без учета приведения характеристик к промежутку коллектор-эмиттер.

Использование результатов работы позволяет получить хорошее начальное приближение схемы, что в несколько раз сокращает затраты на оптимизацию, моделирование и макетирование проектируемых аналоговых устройств, работающих в режиме большого сигнала.

### Литература

1. Колесов И.А. Стабилизация режимов каскадов на биполярных транзисторах. 1. Допуски положения рабочей точки каскада с общим эмиттером в режиме большого сигнала // Доклады ТУСУР. – Томск : Изд-во ТУСУРа, 2008.

2. Мелихов С.В. Влияние нагружающих обратных связей на уровень выходного сигнала усилительных каскадов / С.В. Мелихов, И.А. Колесов // Широкополосные усилители / под ред. А.А. Кузьмина. – Томск : Изд-во ТУСУРа, 1975. – С. 111–117.

3. Колесов И.А. Выбор и стабилизация режимов биполярных транзисторов в апериодических каскадах : учебное пособие по курсовому проектированию для студентов радиотехнических специальностей. – Томск : ТУСУР, 2007. – 85 с.

4. Мигулин И.Н. Усилительные устройства на транзисторах (проектирование) / И.Н. Мигулин, М.З. Чаповский. – Изд. 2-е. – Киев : Техника, 1974. – 428 с.

5. Ложников А.П. Каскодные усилители / А.П. Ложников, Е.К. Сонин // Массовая радиобиблиотека. – Вып. 0423. – М.-Л. : Госэнергоиздат, 1961. – 109 с.

6. Мелихов С.В. Многофункциональные аналого-цифровые устройства УВЧ-СВЧ на основе базового матричного кристалла / С.В. Мелихов, И.А. Колесов и др. // Доклады ТУСУР. – Т.5. – Труды Юбилейной научн.-техн. конф. по радиоэлектронике, посвященной 50-летию радиотехнического факультета. – Томск : Изд-во ТУСУРа, 2000. – С. 70–74.

7. Титов А.А. Транзисторные усилители мощности МВ и ДМВ. – М. : Солон-Пресс, 2006. – 328 с., ил.

## Колесов Игорь Анатольевич

Профессор кафедры систем радиосвязи ТУСУРа, канд. техн. наук, доцент Факс: (3822) 41-37-03 E-mail: mrc@main.tusur.ru

# Мелихов Сергей Всеволодович

Зав. кафедрой систем радиосвязи ТУСУРа, доктор техн. наук, профессор Тел: (3822) 41-37-09

Kolesov I.A., Melikhov S.V. Stabilization of a bipolar transistor regime Part 2. Bringing standard-circuits characteristics to the collector-emitter gap in order to calculate the allowed regime variation

There have been derived the allowed variations of a bipolar transistor regime if the transistor works in standard-circuits and in case of a large signal. The relations connect the allowed variations with the transistor parameters, its initial regime and the parameters of the circuit passive elements. The results were received for harmonic signals but can also be used to analyze other kinds of signals and other circuits.